

UNIDAD	AZCAPOTZALCO	DIVISIÓN	CIENCIAS BÁSICAS E INGENIERÍA	1 / 2
NOMBRE DEL PLAN M. EN C. DE LA COMPUTACIÓN				
CLAVE	112811	UNIDAD DE ENSEÑANZA-APRENDIZAJE	ARQUITECTURA DE COMPUTADORAS	CRED. 12 TIPO OBL.
H.TEOR.	4.5	SERIACIÓN Autorización		TRIM.
H.PRAC.	3.0			2

OBJETIVO (S) :

Al concluir la UEA el alumno será capaz de:

Analizar las características de las computadoras desde el punto de vista de su arquitectura y organización, así como sus filosofías de diseño.

Comprender los principales modelos de computadoras paralelas, sus fundamentos de diseño y principales aplicaciones.

CONTENIDO SINTÉTICO:

1. Introducción.
2. Organización de computadoras.
3. Aritmética de la computadora.
4. Unidad Central de Procesamiento.
5. Unidad de Control.
6. Organización Paralela.

MODALIDADES DE CONDUCCIÓN DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:

Clase teórica con apoyo de medios audiovisuales y computacionales.

MODALIDADES DE EVALUACIÓN:

1. Evaluaciones periódicas: por lo menos dos, consistentes en preguntas conceptuadas, resolución escrita de problemas, simulaciones por computadoras, trabajos monográficos con reporte y tareas extraclase (80%).
2. Evaluación terminal: consistente en preguntas conceptuales y problemas escritos (20%). La evaluación terminal podrá exentarse (a juicio del profesor) en consideración a un alto promedio de las evaluaciones periódicas.

BIBLIOGRAFÍA NECESARIA O RECOMENDABLE:

1. Hennessy, John L., "Computer Architecture: A Quantitative Approach", 3th edition Morgan Kaufmann Publishers Inc., 2002.
2. Stallings, William, "Organización y Arquitectura de Computadoras", 5a. edición Prentice Hall, 2000.
3. Kain, Richard, "Advanced Computer Architecture, a System Design Approach", Prentice Hall International, 1995.
4. Murdocca, Miles J., "Principios de Arquitectura de Computadoras", Prentice Hall, 2002.

**UNIVERSIDAD AUTONOMA METROPOLITANA**

ADECUACIÓN
PRESENTADA AL COLEGIO ACADÉMICO
EN SU SESIÓN NUM. _____

EL SECRETARIO DEL COLEGIO